



- Generátor logických signálů
- Podporované protokoly RS232, I²C, SPI, PO
- Napěťové úrovně TTL, LVTTTL, CMOS, LVCMOS, definované uživatelem
- Počet kanálů 16 + 2
- Použitelný pro modely DG3121A, DG3101A, DG3061A

Technické specifikace:

PO - Paralel Output	
Rozsah analogových napěťových úrovní	1,4V až 9,4V
CLK	CO, C1
Fázový posun CLK	0°, 90°, 180°, 360°
Datové vodiče	D0 až D15
Přenosová rychlost	1bps až 100Mbps
Velikost datového balíku	1B až 128kB

I ² C	
Rozsah analog. napěťových úrovní	1,4V až 9,4V
Bitová sekvence	MSB
CLK	D0 až D15
Datové vodiče	D0 až D15
Přenosová rychlost	1bps až 15Mbps
Velikost datového balíku	1B až 10kB
Nastavitelná výstupní adresa	Žádná, 7bitová
Pracovní módy	Read, write

SPI	
Rozsah analog. napěťových úrovní	1,4V až 9,4V
Bitová sekvence	MSB
CLK	D0 až D15
Datové vodiče (SDA)	D0 až D15
TFS	D0 až D15
CS	D0 až D15
Přenosová rychlost	1bps až 60Mbps
Velikost datového balíku	1B až 40kB
Typ SPI	SPI1, SPI3
Polarita CLK	0; 1
Fáze CLK	0; 1
CS úroveň	H, L
TFS	FS_H, FS_L, LD_H, LD_L nebo žádný

RS232	
Rozsah analog. napěťových úrovní	2,0V až 4,5V; -4,5V až -2,0V
Bitová sekvence	LSB
Datové vodiče (TX)	D0 až D15
Přenosová rychlost	1Bps až 60Mbps
Velikost datového balíku	1B až 35kB
Parita	žádná, sudá, lichá, fixed0, fixed1
StopBit	1b; 1,5; 2b

Standardní příslušenství	
Propojovací kabel k DG3000, 9x SMB-SMA koaxiálních kabelů, 20žilový datový kabel, 20 svorek	